

KOREAN PATENT ABSTRACTS

(11)Publication

1020010077572 A

number:

(43)Date of publication of application:

20.08.2001

(21)Application number: 102000005453

(71)Applicant: (72)Inventor:

LG.PHILIPS LCD CO.,

LTD.

BAE, SEONG JUN

(51)Int. CI

(22)Date of filing:

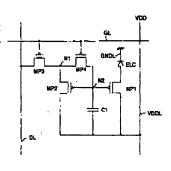
G09G 3 /20

03.02.2000

(54) ELECTROLUMINESCENCE CELL DRIVE CIRCUIT

(57) Abstract:

PURPOSE: An electroluminescence cell drive circuit is provided to form a structure which is adapted for increasing voltage difference between pixel signals for discriminating gray scale levels. CONSTITUTION: An electroluminescence cell(ELC) connected with a base voltage line(GNDL) is installed on a crossing portion of a gate line and a data line. The first transistor(MP1) controls the amount of current provided to the electroluminescence cell(ELC). A voltage charge device(C1) charges pixel signals from the data line and applies the charged pixel signals to



a control electrode of the first transistor(MP1). A charge control portion charges selectively the pixel signals to the voltage charge device(C1) according to a signal on the gate line. The second transistor(MP2) is connected with the first transistor(MP1). A channel width of the second transistor(MP2) is several times as large as a channel width of the first transistor(MP1).

COPYRIGHT 2001 KIPO

Legal Status

Date of request for an examination (20040408)

Notification date of refusal decision (00000000)

Final disposal of an application (application)

Date of final disposal of an application (00000000)

Patent registration number ()

Date of registration (00000000)

Number of opposition against the grant of a patent ()

Date of opposition against the grant of a patent (00000000)

Number of trial against decision to refuse ()

Date of requesting trial against decision to refuse ()

₹2001-0077572

(19) 대한민국특허청(KR) (12) 공개특허공보(A)

(51) Int. CI. PUDG 9/20

(11) 공개번호 **\$2001-007572**

9000 3/20	(43) 출개일자 2001년08월20일
(21) 출원변호 (22) 출원 <u>입자</u>	10-2000-0005453 2000년02월03일
(71) 출원인	열지, 필립스 엘시디 주식회사 <u>구본</u> 준, 론 위리하다[탁사
(72) 발명자	서울 영등포구 여익도통 20번지 배성준
(74) 대리인	경기도성남시본당구금굑동청솔마음104동703호 김영호
<u> 삼사평구</u> : 연음	•
(EA) ORACE ROMA	

<u>(54) 멜레트로 무대네센스 셀 구동</u>화로

20

른 발명은 그레이 스케일 레벨들을 구분하기 위한 화소산호의 전류 차를 증가시키기에 적합한 EL 셀 구동

되고에 근건 것이다.

단 셈 구동회로는: 게이트 라인과 데이터 라인과의 교차부에 가져진압라인과 접속된 상태로 설치되어진 연설: 단 센에 공급되는 전류량을 조절하기 위한 제1 토런지스터: 데이터 라인으로부터의 화소신호를 진하여 그 중전되어진 화소신호를 제1 토런지스터의 제어 전국에 인가하는 전압 중진 소자: 게이트 라인 신호에 용답하여 상기 데이터 라인 상의 화소신호를 진압 중진 소자에 선택적으로 충전되게끔 하는 축한 제어 수단: 및 제1 토런지스터에 전류 미건을 이루게를 접속되어 데이터 라인으로부터의 화소신호에 용답하여 제1 트런지스터를 흐르는 전류량을 결정하기 위하여 제1 트런지스터에서의 전류량의 변화량 보 다 크게 변하는 전앙 충전 소자 상의 화소신호의 전류량에 용답하게끔 제1 트런지스터의 제널 푹 보다 수 배 내지 수십배 큰 채널 혹을 가지는 제2 트런지스터를 구비하는 것을 특징으로 한다.

4#5

£9

REH

도면의 견단관 설명

.도 1 은 종래의 엘랙트로 무미네센스 셈을 구동하는 회로도.

도 2 는 본 발명의 실시 예에 따른 앨택트로 루미네센스 설의 구동 회로도.

< 도면의 주요 부분에 대한 부호의 설명 >

CI: NIXI

ELC: EL 설

MP1 以入 MP4: 제1 以入 제4 PMOS TFT

발명의 상세관 설명

监督의 马科

监督的 今奇七 对金是体 更 그 整体的 苦毒为金

본 발명은 엘렉트로 뿌미네센스(Electro Luminescence; 이하 'El'이라 함) 패널에 관한 것으로, 특히 El 패널 상에 매트릭스 형태로 배열되며진 El 셀플 각각을 구동하기 위한 El 셀 구동회로에 관한 것이다.

통상의 E. 패널은 전기적 신호를 빛의 에너지로 변환함으로써 비디오(또는 영상) 신호에 상용하는 화상을 표시하게 된다. 이러한 E. 패널은 게이트 라인들 및 데이터 라인톨의 교차부를 각각에 배열되어진 E. 생물을 구시한다. E. 셀돌 각각은 데이터 라인으로부터의 화소 신호에 응답하며 그 화소 신호의 크기에 상용하는 빛을 발생하게 된다. E. 셀 각각에 화소 신호를 안정되게 인기하기 위하며, E. 패널은 라인 단위로 순차적으로 스캔되게 되는 셀 각동화로들을 가지게 된다. 이를 E. 셀 구동화로를 각각은 게이트 라인 상의 제어신호에 용답하여 데이터 라인 상의 화소신호를 샘플링한 다음 프레임 기간 동안 홈팅하여 화소